



# Arm® Cortex® M0+搭載MCX C04x MCU、従来のペリフェラルを備えたエン トリレベルMCU

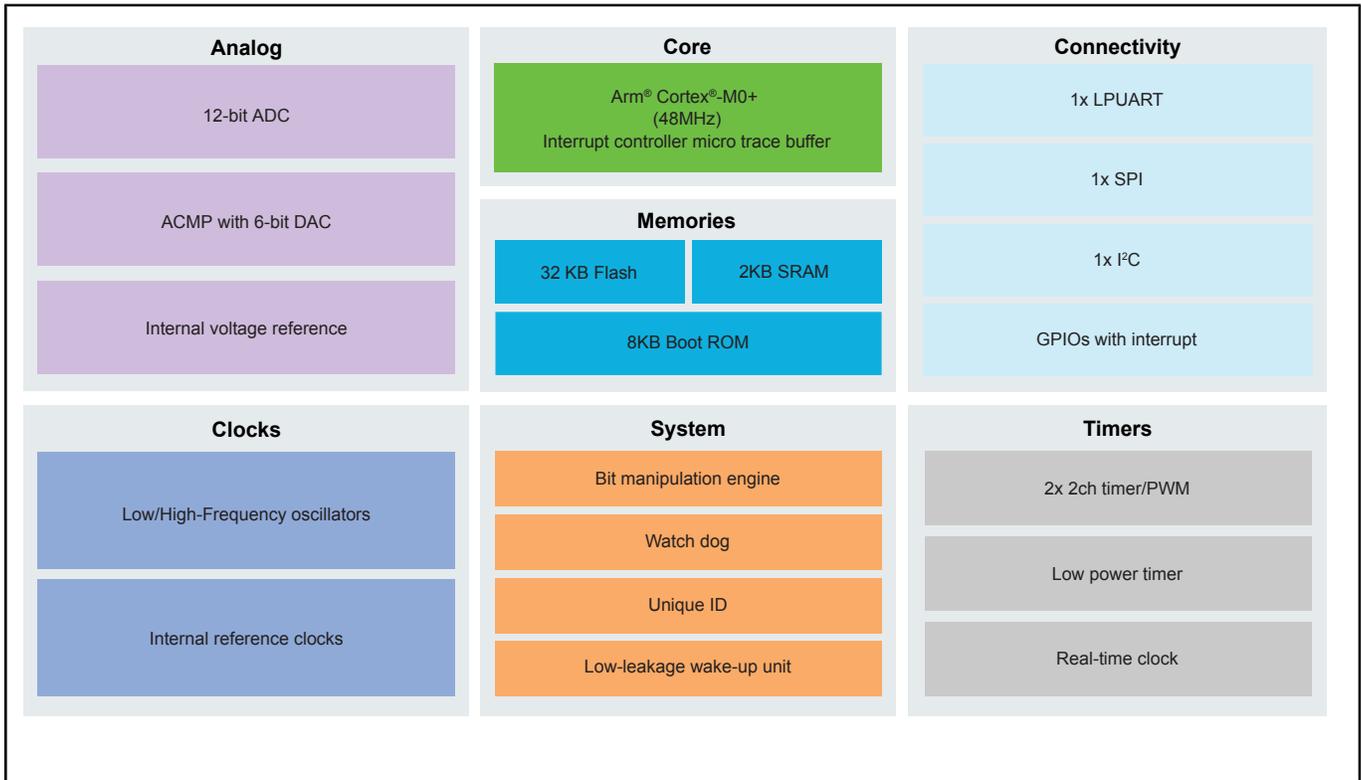
## MCX-C04x

Last Updated: Jul 26, 2024

MCX C04xマイクロコントローラは、Arm® Cortex®-M0+コアを搭載し、32 KBのフラッシュ、2 KBのSRAM、8 KBのブートROMを備えています。エントリレベルMCUとして設計されており、多様なアプリケーションにおける簡便性と使いやすさを優先させています。主要なペリフェラルには、12ビットADC、コンパレータ、マルチチャネル・タイマ/PWMモジュールが含まれます。強化された低消費電力アーキテクチャにより、静的消費電力は2.2  $\mu$ Aまで、ウェイクアップ時間はすべての状態を保持しながら7.5  $\mu$ sまで低減され、効率を確保しています。ディープ・スリープ・モードでの静的消費電力はわずか77 nAです。このシリーズは、拡張性に優れたメモリ・オプションと柔軟なパッケージングをサポートし、多様なアプリケーションのニーズに対応します。

MCX C04xシリーズは、MCUXpresso開発者エクスペリエンスによってサポートされており、組込みシステム開発の最適化、簡素化、迅速化に役立ちます。

## MCX C04x Block Diagram



View additional information for [Arm® Cortex® M0+](#)搭載MCX C04x MCU、従来のペリフェラルを備えたエントリーレベルMCU.

**Note:** The information on this document is subject to change without notice.

[www.nxp.com](http://www.nxp.com)

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.